

# Patent Abstracts of Japan

PUBLICATION NUMBER

61221837

**PUBLICATION DATE** 

02-10-86

APPLICATION DATE

27-03-85

APPLICATION NUMBER

60062985

APPLICANT: OKI ELECTRIC IND CO LTD;

INVENTOR:

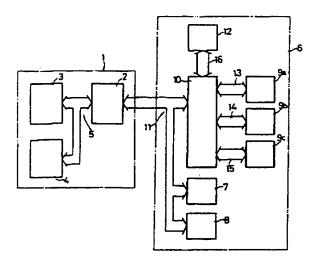
TOMOSAWA KIKUO;

INT.CL.

G06F 11/22

TITLE

COMPUTER CHECKING METHOD



ABSTRACT: PURPOSE: To check a computer regardless of various conditions during the check including the temperature, humidity, etc. by transferring a check program to a read-write enable memory and jumping the operation to the transferred check program for execution of said program.

> CONSTITUTION: When a switching circuit is started by a control circuit 12, the instruction sent from an address 'O' is replaced temporarily with a jump instruction to have a jump to the head address of a transfer program stored in a transfer ROM 7 by jump instruction generating circuits 9a~9c. When the jump instruction is executed, the processing proceeds to the head of the transfer program. This program contains a program to transfer the whole or a part of a check program stored in a ROM 8 to be transferred to a RAM 4 in a computer 1. Then the procedure is jumped to the head address of the RAM 4 after said transfer of the check program. thus the computer 1 executes the check according to the transferred check program.

COPYRIGHT: (C)1986,JPO&Japio

This Page Blank (uspto)

ng 日本国特許庁(JP)

10 特許出願公開

# ⑫ 公 開 特 許 公 報 (A)

昭61-221837

@Int\_Cl\_1

識別記号

**广内整理番号** 

◎公開 昭和61年(1986)10月2日

G 06 F 11/22

7368-5B

審査請求 未請求 発明の数 1 (全4頁)

◎発明の名称

コンピュータの検査方法

**創特 顧 昭60-62985** 

❷出 額 昭60(1985)3月27日

@発明. 者

**夢** 菊 は

東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内

の出 期 人 沖電気工業株式会社 東京都港区虎ノ門1丁目7番12号

20代 理 人 弁理士 下田 容一郎

明

1

1. 発明の名称

コンピュータの検査方法

2.特許請求の範囲

プログラムを格動するメモリと設出し書き込み 可能なメモリとを備えるコンピュータの検査方法 において、

るコンピュータの検査方法。

3 . 発明の詳細な説明

(産業上の利用分野)

本発明はマイクロコンピュータを使用したシステムに関し、特にプログラムがマスクロム化されているコンピュータの検査方法に関するものである。

(従来の技術)

最近マイクロコンピュータの発達に伴ない、各種の機器に多様化されたマイクロコンピュータが利用されるようになった。

供えばその一例である制御機器にあっては、これに利用されるマイクロコンピュータは制御プログラムを格納したメモリを備えており、制御機器はこの制御プログラムに基づいて各種制御を行いうる。

ところでこれらの制御概器においてはこれに担 み込まれる、 あるいは組み込まれたコンピュータ システム(マイクロコンピュータ)が正しく 動作 するか否かの検査を予め行っておく必要がある。 この検査は通常コンピュータシステムをハード ウェアとソフトウェアに分配し、夫々別々に行わ れる。そして、ハードウェアの検査に関しては予 め別値に用意された、制御プログラムとは異立る 検査プログラムを実行させることで行われてい る。

従来この検査プログラムに基づくコンピュータンと検査プログラムに基づくコウムを対して2種ある。その1つムを持たがして2種あるをプログラムに予めその検査でより制御を対したがある。 大きである。 を で から から ない から な

#### (発明が解決しようとする問題点)

しかしながら、前者の方法、即ちコンピュータ

#### (作用)

上記手段は次のように作用する。即ち、検査プログラムはプログラムを格納するメモリ(3) とは 異なるメモリ(8) に格納されており、これをコン ピュータ(1) の検査時にのみコンピュータ(1) の ドラめその検査プログラムを持たせる方法においては、検査プログラムのメモリエリアが必ず必要 になり、また当該外部官号が誤って入った場合に おいては、制御中に検査プログラムが走り、制御 ができなくなるというおそれがある。

また後者の方法、即ち外部から強制的にデータ パスを変化させる方法においては、コンピュータ システムと検査装置はデータパス等により必ず接 親されていなければならず、検査の条件等(温 度・程度)によってはこの手法がとれないケース がある。

そこで本発明の目的とする気は、調御中に検査 プログラムが走り側即が不能になるという心配は なく、また検査中における温度、程度等の各種条件にも左右されることのないコンピュータの検査 方法を提供するにある。

### (周囲点を解決するための手段)

上記問題点を解決するため本品明は、プログラムを格納するメモリ(3)と統出し含き込み可能なメモリ(4)とを備えるコンピュータ(1)の検査方

備える統出し書き込み可能なメモリ(4) に転送させ、それ以後はこの統出し書き込み可能なメモリ(4) に転送された検査プログラムに基づきコンピュータ(1) の検査を行うようにたため、検査を格的したメモリ(8) 等との接続は必要とせず、後の大きを持ちていることができ、又コンピュータ(1) の使用時(簡複時等) において裏って検査プログラムが走り、制質が行えなくなるという心配もない

## (実施例)

以下に本発明の好選実施例を転付図面に基づいて説明する。

図題は本発明の実施例を示すプロック図である。

図中、符号(1) 社会看制排機器に使用されるマイクロコンピュータで代表されるコンピュータを示し、これはCPU(2)、制御プログラムを格納するROM(3) 及び各種制御データを格納する法

## 特開昭61-221837(3)

出しきき込み可能なメモリ(以下 R A M と記す)
(4) を備える。この C P U (2) 、 R O M (3) 、
R A M (4) はパス(5) にて接続され、さらに関中
には示さないが入出力インタフェース等を備えて
コンピュータシステムを構成する。そして通常時
は R O M (3) に格動された制制プログラムに従っ
て C P U (2) が動作し、各種簡称が行われる。

一方、コンピュータ(1) の外部には本発明に 後って構成される検査装置(8) を用意する。この 検査装置(8) は転送プログラムを格納したメモリ である転送用ROM(7) と検査プログラムを格納 したメモリである被転送用ROM(8) を備えると ともに、ジャンプ命令の発生回路(9a)、(9b、(9c) を構える。この各発生回路(9a)、(8b、(8c) は切替 回路(10)に接続し、さらにこの切替回路(10)は、 転送用ROM(7)、被転送用ROM(8) とともに 接続ケーブル(11)にてコンピュータ(1) 何のRO M(3) のポートに接続する。また符号(2) は切替 回路(10)を作動せしめる誤録回路、符号(12)、(14) 及び(15)は前記発生回路(9a)、(8b、(9c) と前記切

検査プログラムに従い検査を実行する。

#### (発用の効果)

以上の説明により明らかな知く本発明によれば、検査プログラムの伝送完了後においてはコンピュータと検査装置の接続(接続ケーブル(11))は不要となり、コンピュータの検査条件(温度・温販・電助等)によらず検査プログラムによるコンピュータの検査が可能になる。

また、コンピュータ内のプログラムを格納した メモリ(BOM(3))に検査プログラムを持たな いために、制御中に譲って検査プログラムが実行 され、制御ができなくなるというむそれはない。 4.図図の簡単な説明

図面は本晃明の実施例を示すプロック図である。

図画中、

1 ……コンピュータ、

3 … … R O M (プログラムを格納する メモリ)、

4 ··· ··· RAM(鉄出し書き込み可能メモリ)、

普回路(10)を接続するパス、符号(16)は扇配切替回路(10)と前記額毎回路(12)の接続線をそれぞれ示す。

今、一例としてCPUが「インテルK.K.製の 80854(商品名)」の場合について製明する。コン ピュータ(1) に電視を投入すると、CPU(2) は ·ROM(3) の 0 香油から頭に命令を実行しようと する。しかし、このとき制御回路(12)により切替 回路が懸き、ジャンプ命令発生回路(8a)。(8b)。 (8c)により 0 香地からの合会が一時的に転送用 ROM(7) に格納された転送プログラムの先題ア ドレスへジャンプするジャンプ命令に替えられ、 それを実行すると転送プログラムの先頭へ処理が 写る。転送プログラムには被転送用ROM(8) に 格納された検査プログラムの全てまたは一部をコ ンピュータ(1) 内のBAM(4) に伝送するための プログラムが準備されており、転送完了後にはプ ログラムを転送した.B A M(4) の先頭番地へジャ ンプ(コール命令でも良い)させる。そしてこの 技はコンピュータ(1) はRAM(4) に転送された

7 … … 転送用メモリ、

8 …… 被転送用メモリ、

9 a , 9 b , 9 c ... ... ジャンプ命令発生手段 四路

である.

特 許 出 願 人 沖電気工業株式会社 代 理 人 弁理士 下 田 穿一郎

# 特開昭61-221837(4)

